

Attorney Docket No. 121.1052

IN THE UNITED STATES PATENT AND TRADEMARK OFFICE

In re Patent Application of:

Koichiro YAMASHITA

Application No.: 10/629,739

Group Art Unit:

Filed: July 30, 2003

Examiner:

For:

MOVING PICTURE REPRODUCING DEVICE AND MOVING PICTURE

REPRODUCING METHOD

SUBMISSION OF CERTIFIED COPY OF PRIOR FOREIGN APPLICATION IN ACCORDANCE WITH THE REQUIREMENTS OF 37 C.F.R. § 1.55

Commissioner for Patents PO Box 1450 Alexandria, VA 22313-1450

Sir:

In accordance with the provisions of 37 C.F.R. § 1.55, the applicant submits herewith a certified copy of the following foreign application:

Japanese Patent Application No. 2003-194149

Filed: July 9, 2003

It is respectfully requested that the applicant(s) be given the benefit of the foreign filing date(s) as evidenced by the certified papers attached hereto, in accordance with the requirements of 35 U.S.C. § 119.

Respectfully submitted,

STAAS & HALSEY LLP

 $_{\text{ata}}$. G/3/

Βv

Stephen T. Boughner

Registration No. 45,317

1201 New York Ave, N.W., Suite 700

Washington, D.C. 20005 Telephone: (202) 434-1500 Facsimile: (202) 434-1501

日本国特許庁 JAPAN PATENT OFFICE

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出 願 年 月 日 Date of Application:

2003年 7月 9日

出 願 番 号 Application Number:

特願2003-194149

[ST. 10/C]

[JP2003-194149]

出 願 人
Applicant(:

富士通株式会社

2003年 8月 5日

特許庁長官 Commissioner, Japan Patent Office 今井康



【書類名】 特許願

【整理番号】 0300076

【提出日】 平成15年 7月 9日

【あて先】 特許庁長官殿

【国際特許分類】 G10L 19/02

G10L 19/00

G11B 20/10

【発明者】

【住所又は居所】 神奈川県川崎市中原区上小田中4丁目1番1号 富士通

株式会社内

【氏名】 山下 浩一郎

【特許出願人】

【識別番号】 000005223

【氏名又は名称】 富士通株式会社

【代理人】

【識別番号】 100108187

【弁理士】

【氏名又は名称】 横山 淳一

【電話番号】 044-754-3035

【先の出願に基づく優先権主張】

【出願番号】 特願2002-224100

【出願日】 平成14年 7月31日

【先の出願に基づく優先権主張】

【出願番号】 特願2003- 97496

【出願日】 平成15年 3月31日

【手数料の表示】

【予納台帳番号】 011280

【納付金額】 21,000円

【提出物件の目録】

【物件名】 明細書 1

【物件名】 図面 1

【物件名】 要約書 1

【包括委任状番号】 0017694

【プルーフの要否】 要

【書類名】 明細書

【発明の名称】 動画再生装置及び動画再生方法

【特許請求の範囲】

【請求項1】

複数のフレームから構成される動画データのストリームが入力されて、前記動画データをフレームごとにデコードし、各フレームに付与された時刻情報に基づいて前記デコードされた動画データを同期出力する動画再生装置であって、

前記ストリーム中の所定の途中シーク位置から時間軸の正の方向に向かって最初に出現する前記時刻情報が付与された第1のフレームから、前記途中シーク位置から時間軸の正の方向に向かって最初に出現する前記時刻情報が付与されていないキーフレームの後に最初に出現する第2のフレームまでのフレーム数をカウントし、前記第1のフレームの時刻情報と前記カウントされたフレーム数とに基づいて、前記キーフレームの時刻情報を補間する時刻情報補間処理部を備えたことを特徴とする動画再生装置。

【請求項2】

特殊再生処理部、キーフレーム検索・1フレームデコード部及びデコーダエンジン部を更に有し、

前記特殊再生処理部は、前記キーフレーム検索・1フレームデコード部、前記デコーダエンジン部及び前記時刻情報補間処理部を呼び出すことにより、前記途中シーク位置から時間軸の正の方向に向かって検索して最初に出現する、前記時刻情報が付与されていない前記キーフレームに対して、前記時刻情報を補間しながら、1フレームのみのデコード処理を行うことを特徴とする請求項1記載の動画再生装置。

【請求項3】

前記キーフレーム検索・1フレームデコード部は、前記ストリームを解析し、 前記途中シーク位置から時間軸の正の方向に向かって前記フレームのピクチャタ イプのみを検索して最初に出現するキーフレームを検索するとともに、

デコード処理を行うことなく前記時刻情報の補間のために必要なピクチャタイプのフレームまでスキップ処理を行い、前記途中シーク位置からスキップしたフ

レーム数をカウントすることを特徴とする請求項2記載の動画再生装置。

【請求項4】

前記キーフレーム検索・1フレームデコード部は、前記デコーダエンジン部を呼び出すことにより、前記検索したキーフレームに対して1フレームのみのデコード処理を行うことを特徴とする請求項3記載の動画再生装置。

【請求項5】

前記動画データはMPEG動画データであり、

前記キーフレームは「ピクチャフレームであり、

前記時刻情報はPTSコードであることを特徴とする請求項1記載の動画再生 装置。

【請求項6】

前記第1のフレームがBピクチャフレームである場合には、

前記第2のフレームはIピクチャフレーム又はPピクチャフレームであり、

前記時刻情報補間処理部は、最初に出現する前記時刻情報が付与されたBピクチャフレームから、前記キーフレームの後に最初に出現するIピクチャフレーム 又はPピクチャフレームまでのフレーム数をカウントし、前記Bピクチャフレームの時刻情報と前記カウントされたフレーム数とに基づいて、前記キーフレームの時刻情報を補間することを特徴とする請求項5記載の動画再生装置。

【請求項7】

前記第1のフレームがPピクチャフレームである場合には、

前記第2のフレームはⅠピクチャフレーム又はPピクチャフレームであり、

前記時刻情報補間処理部は、最初に出現する前記時刻情報が付与されたPピクチャフレームから、前記キーフレームの後に最初に出現するIピクチャフレーム又はPピクチャフレームまでの第1のフレーム数をカウントするとともに、

最初に出現する前記時刻情報が付与されたPピクチャフレームから、前記時刻情報が付与されたPピクチャフレームの後に最初に出現するIピクチャフレーム 又はPピクチャフレームまでの第2のフレーム数をカウントし、

前記Pピクチャフレームの時刻情報と前記カウントされた第1のフレーム数及び 第2のフレーム数とに基づいて、前記キーフレームの時刻情報を補間することを 特徴とする請求項5記載の動画再生装置。

【請求項8】

現在のデコード位置からスキップ間隔情報で指定された所定のスキップ間隔だけ離れた位置を前記途中シーク位置として、前記キーフレームの検索を行うとともに、前記検索されたキーフレームの時刻情報を補間することにより、前記キーフレームを選択的に出力するスキップ再生処理を行うスキップ再生処理部を更に備えたことを特徴とする請求項1記載の動画再生装置。

【請求項9】

前記スキップ再生処理部は、前記特殊再生処理を繰り返す回数を示すスキップ 回数を指定するスキップ回数情報に基づいて、前記途中シーク位置を順次変化さ せながら前記スキップ再生処理を繰り返し行うことを特徴とする請求項8記載の 動画再生装置。

【請求項10】

複数のフレームから構成される動画データのストリームを入力し、前記動画データをフレームごとにデコードし、各フレームに付与された時刻情報に基づいて前記デコードされた動画データを同期出力する動画再生方法であって、

前記ストリーム中の所定の途中シーク位置から時間軸の正の方向に向かって最初に出現する前記時刻情報が付与された第1のフレームから、前記途中シーク位置から時間軸の正の方向に向かって最初に出現する前記時刻情報が付与されていないキーフレームの後に最初に出現する第2のフレームまでのフレーム数をカウントし、前記第1のフレームの時刻情報と前記カウントされたフレーム数とに基づいて、前記キーフレームの時刻情報を補間する時刻情報補間処理工程を備えたことを特徴とする動画再生方法。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】

本発明は、動画再生装置に関し、特に組み込み機器向けのMPEG(Moving Picture Experts Group)動画の再生装置に関するものである。

[0002]

【従来の技術】

従来の組み込み機器向けMPEG動画再生装置は、限られたメモリ空間、及び低消費電力のための低速サイクル動作のため、図1に示すように、特定の並びをもったISO制御コード(図1では制御コード構成A)によりストリームを構成する動画生成装置(図1では動画生成装置A)が生成する特定ストリームのみを対象とした再生装置となっている。このようなMPEG動画再生装置は、例えばソフトウェアにより実現されている。

[0003]

従来の組み込み機器向けMPEG動画再生装置では、特定ストリームを対象とすることにより、ISO制御コードに基づいてストリームを解析せずとも、次に到着するISO制御コードの並びを期待した構造をとることによって、ソフトウェアも、利用するリソース(演算装置、メモリ装置等)もコンパクトな構成とすることができる。

[0004]

上記のような従来の組み込み機器向けMPEG動画再生装置では、特に、1フレーム分の画像サイズ、フレームレート、M値(キーフレームの出現パターン周期)、N値(双方向参照フレームの出現パターン周期)、及び同期出力制御コードであるPTS(Presentation Time Stamp)コードの挿入間隔が、特定のパターンで記述されたストリームを対象とするものが一般的である。

[0005]

一方、ISO規格では、上記画像サイズ、フレームレート、M値、N値、PTS等のISO制御コード(パラメータ)はISO規格で規定された値域の範囲で任意に設定することが可能である。図2に示すような、上記ISO制御コードが任意の構成をもつストリームを再生する汎用MPEG動画再生装置では、ISO制御コードに基づいてストリームを解析し、解析の結果得られた情報を情報テーブルとして所定のメモリ空間にスタッキングすることにより、任意のストリームに対する再生機能を実現している。

[0006]

上述のストリームの解析、情報のスタッキングといった各々の動作を実行するには、利用するリソース(演算装置、メモリ装置等)として、より高機能なものが必要となる。このため、上述の任意ストリームに対する再生機能は一般に、パーソナルコンピュータなど、高速サイクルで動作する演算装置及びストリーム全体の情報をスタッキング可能なメモリ容量を有する実装メモリが搭載された機器において実現されている。

[0007]

尚、特許文献1には、オーディオ・ビデオ同期再生処理に関し、映像データに 記載されたフレームレートを使用しないで、PTSコードを用いて映像データの フレームレートを算出する技術が開示されている。

[0008]

【特許文献1】

特開平11-355728号公報

[0009]

【発明の解決しようとする課題】

MPEG動画再生装置においてストリームの先頭からではなくその途中のシーク位置から再生を開始する特殊再生の場合、従来の方法では以下のような処理が行われる。

[0010]

まず、MPEG動画再生装置において、ストリームの先頭位置から連続するすべてのMPEG動画データを、メモリ装置でバッファリングしながら、順次デコードしていく。このとき、再生を開始しようとする所望の途中シーク位置までにデコードの結果得られた映像データ及び音声データは実際には外部に出力されずに廃棄される。

[0011]

次に、所望の途中シーク位置までデコード処理が到達した段階で、デコードの 結果得られた映像データ及び音声データの外部への出力が実際に開始され、それ によってストリームの途中シーク位置からの再生処理(特殊再生処理)が実行さ れる。

[0012]

しかしながら、上述した特殊再生処理を実行するには、ストリームの先頭位置から連続するMPEG動画データをすべてデコードする必要があるため、一定の期間内に演算装置によって多くの演算処理を行い、大量のデータをメモリ装置にバッファリングさせることが必要となる。このため、利用するリソース(演算装置、メモリ装置等)としては、より高機能なものが必要となる。

[0013]

このため、特殊再生処理の機能は一般に、パーソナルコンピュータなど、高速サイクルで動作する演算装置及び大量のデータを同時にバッファリング可能なメモリ容量を有する実装メモリが搭載された機器において実現されており、限られたメモリ容量及び低速サイクル動作の演算装置しか持たない組み込み機器において実現するのは困難であった。

$[0\ 0\ 1\ 4]$

本発明は上述の問題点を鑑みてなされたものであり、組み込み機器において、 任意のISO制御コード構成をもつストリームに対する汎用の動作再生機能及び ストリームの途中シーク位置から再生を実行する特殊再生処理機能を、低速サイ クル動作の演算装置及び少ないメモリ容量で実現することが可能なMPEG動画 再生装置を提供することを目的とする。

[0015]

【発明を解決するための手段】

上記の目的を達成するために、本発明の1つの側面によれば、複数のフレームから構成される動画データのストリームが入力されて、前記動画データをフレームごとにデコードし、各フレームに付与された時刻情報に基づいて前記デコードされた動画データを同期出力する動画再生装置において、前記ストリーム中の所定の途中シーク位置から時間軸の正の方向に向かって最初に出現する前記時刻情報が付与された第1のフレームから、前記途中シーク位置から時間軸の正の方向に向かって最初に出現する前記時刻情報が付与されていないキーフレームの後に最初に出現する第2のフレームまでのフレーム数をカウントし、前記第1のフレ

ームの時刻情報と前記カウントされたフレーム数とに基づいて、前記キーフレームの時刻情報を補間する時刻情報補間処理部を備えたことを特徴とする。

[0016]

この構成により、本発明の動画再生装置では、任意の途中シーク位置から再生が開始された場合でも、カウントされたフレーム数と時刻情報の関係に基づいて時刻情報を持たないキーフレームに対して所定の時刻情報を補間しながら動作するので、不要なデコード処理やバッファリングを行うことなく特殊再生処理の機能を実現することができる。

$[0\ 0\ 1\ 7]$

従って、本発明の動画再生装置は、一定期間内に必要される演算処理量が少なく、処理のためにバッファリングされるデータ量も少ないため。低速サイクル動作の演算装置及び少ないメモリ容量で実現可能であり、このためコンパクトなリソース構成しか備えない組み込み機器においても十分実現可能なものである。

[0018]

【発明の実施の形態】

以下、図面を参照して本発明の実施の形態について説明する。しかしながら、 係る実施の形態が本発明の技術的範囲を限定するものではなく、本発明の技術的 範囲は特許請求の範囲とその均等物に及ぶものである。

$[0\ 0\ 1\ 9]$

図3は本発明の組み込み機器向けMPEG動画再生装置を実現するための機器の構成例を示す図である。図中、1は演算装置、2はMPEG動画再生装置、3はメモリ装置、4はバッファ、5は入出力装置、6は出力装置、7はISO規格準拠のMPEG動作生成装置である。

[0020]

図3に示すように、MPEG動画の生成及び再生における処理の大まかな流れ は以下のとおりである。

$[0\ 0\ 2\ 1]$

まず、外部のMPEG動画生成装置7から入出力装置5内の入力デバイスを介して入力されるMPEG動画データを、メモリ装置3内のバッファ4でバッファ

リングしながら、演算装置1内に実装されたMPEG動画再生装置2によってデコードする。ここで、デコード処理とは、圧縮データであるMPEG動画データを伸長する処理である。

[0022]

次いで、デコード処理の結果得られた動画データ(映像データ及び音声データ)を入出力装置5の出力デバイスを介して外部の出力装置6(ディスプレイ、スピーカ等)に出力する。MPEG動画再生装置は、上述の一連の処理を連続的に実行することにより、動画再生処理を実行する。

[0023]

ここで、図4を用いてMPEG動画データの構成について説明する。図4に示すように、MPEG動画データの構成にはパケットによる多重方式が用いられている。

[0024]

各パケット中には、音声圧縮データ(オーディオフレーム)や映像圧縮データ(ビデオフレーム)などから構成された個別のストリーム(以下エレメンタリストリーム、ESと称する。)が格納されている。以下、映像データのエレメンタリストリームをビデオエレメンタリストリーム、音声データのエレメンタリストリームをオーディオエレメンタリストリームと称する。ビデオエレメンタリストリームは複数のビデオフレームから構成され、オーディオエレメンタリストリームは複数のオーディオフレームから構成される。

[0025]

各パケットのヘッダ部分(パケットヘッダ)には、そのパケット内部に含まれるエレメンタリストリームに関する個別情報や、同期出力制御のための時刻情報 (PTSコード) などが格納されている。PTSコードはISO制御コードとして対応するフレームの出力タイミングを明示するものである。この時刻情報は各エレメンタリストリームをデコードして得られる映像データ及び音声データに対して、実際に画像出力を行う際に同期制御を行うために使用される。

[0026]

任意の数のパケットの集合体としてパックが定義され、各パックのヘッダ部分

にはパックヘッダ及びシステムヘッダが設けられる。パックヘッダにはそのストリームの基準時間情報(SCR)やデータの圧縮レート情報などが格納される。システムヘッダにはそのパック内部に含まれるエレメンタリストリームの構成情報やビデオフレーム及びオーディオフレームに対するフレームレート情報などが格納される。

[0027]

尚、ISO規格においてはパック中のパケット構成に関する規制はない。MP EG動画データの1つのストリームは複数のパックによって構成されている。

[0028]

各エレメンタリストリームでは1フレームを1単位として扱う。1ビデオフレームはディスプレイなどの画面上に実際に出力される1画面分のデータに相当する。1ビデオフレームが表現する時間はビデオフレームに対するフレームレートに依存する。

[0029]

ビデオエレメンタリストリーム上におけるビデオフレームのピクチャタイプはフレーム毎に異なる。このピクチャタイプはI(差分なし、キーフレーム)、P(片方向差分データ)、B(双方向差分データ)の3種類から構成される。Pピクチャフレーム及びBピクチャフレームは、デコードするときに参照するフレームを必要とするため、単独のフレームで正常なデコードを実行することはできない。独立して1フレームでデコード可能なものはIピクチャフレームのみである。

[0030]

MPEG動画データの再生処理においては、双方向差分データであるBピクチャフレームが存在するため、ビデオエレメンタリストリームの内部では図5に示すように、ビデオフレームの順番に関して、実際に出力される順番とエレメンタリストリーム中に並んでいる順番とが異なる。尚、図5において、点線は参照するフレームの相互関係を表している。(尚、ISO規格ではこの並び方についての制限はない。)

このため、本発明のMPEG動画再生装置では、後述するように、これらのビ

デオフレームの並びを意識せず、かつ、不要なバッファリングを行わないようにするため、ストリームの途中から再生を開始する特殊再生処理の場合に、ストリーム中のIピクチャフレームを検索してデコードする機能を有する。

[0031]

ところで、ストリームの先頭からMPEG動画データを順次デコードしていく 通常再生処理の場合においては、デコードして得られる映像データ及び音声データの出力タイミングを決定する際に、上述のPTSコードを参照することは必ず しも必要ない。これは、ストリームの先頭部においてMPEG画像データの先頭 のパック中に示されているビデオフレーム及びオーディオフレームのフレームレートを用いて、デコードして得られる各々の映像データ及び音声データを、フレームレートにより決まる一定の間隔で各々の先頭データから順次出力すればよい ためである。

[0032]

一方、ストリームの任意の途中シーク位置から再生を開始する特殊再生処理の場合においては、MPEG動画データを正常に再生するためには、第一に、上記の途中シーク位置から時間軸の正の方向に向かって最初に出現するIピクチャフレームを検索することが必要である。

[0033]

これは、Pピクチャフレーム及びBピクチャフレームの場合にはこれらのフレームが参照するフレームのデコード結果が存在しないため正常なデコード処理を行うことができず、最初にデコードするビデオフレームとしては単独のフレームで正常なデコード処理が可能なIピクチャフレームしかないためである。

[0034]

更に、正常な再生を行うためには、最初に出現するIピクチャフレームからデコードして得られる映像データと、これに対応する所定の音声データとを同期出力させることが必要である。

[0035]

図6は、ストリームの任意の途中シーク位置から再生を開始する特殊再生処理 の場合において、デコードして得られる映像データとこれに対応する音声データ を各々のフレームに付与されたPSTコードに基づいて同期出力させる際の制御 方法を説明するための図である。

[0036]

一般に、PTSコードは映像データ及び音声データの各々のフレームに付与されるが、隣接する映像データ及び音声データの各々のパケットに付与されるPTSコードは必ずしも一致していない。そのため、本発明の特殊再生処理の場合においては、図6に示したように、各々のパケットヘッダに存在するPTSコードを基に、任意の途中シーク位置における映像データ及び音声データの時間的な相対関係を求めて、映像データ及び音声データの同期出力制御を行う。

[0037]

映像データのPTSコードは、後続するビデオエレメンタリストリーム中に含まれる先頭のビデオフレームの出力時刻を表している。先頭のビデオフレームの出力時刻Tvは、動画生成装置において映像データのPTSコードを生成する際に用いられるリファレンスクロックの周波数と付与されたPTSコードから求めることができる。

[0038]

音声データのPTSコードは、後続するオーディオエレメンタリストリーム中に含まれる先頭のオーディオフレームの出力時刻を表している。先頭のオーディオフレームの出力時刻Taは、動画生成装置において音声データのPTSコードを生成する際に用いられるリファレンスクロックの周波数と付与されたPTSコードから求めることができる。尚、一般に、動画生成装置において映像データ及び音声データのPTSコードを生成する際に参照されるリファレンスクロックの周波数は互いに異なる。

[0039]

映像データと音声データの出力タイミングは、音声データのサンプリングレートをSaとすると、以下のように決定される。

[0040]

(1) Ta<Tvのとき、

出力時刻Tvで示される先頭のビデオフレームの出力タイミングは、図6に示

したように、隣接する音声データのパケット内の先頭のオーディオフレームが出力された時点から、以下に示す回数 Caだけオーディオフレームがサンプル出力された時点となる。

[0041]

 $C a = S a \times (T v - T a)$

(2) Ta>Tvのとき、

図6に示したように、出力時刻Tvで示される先頭のビデオフレームが出力された時点から、以下に示す回数Caだけオーディオフレームをサンプル出力するのに要する時間だけ経過した後に、隣接する音声データのパケット内の先頭のオーディオフレームが出力される。

[0042]

 $C a = S a \times (T a - T v)$

以上のように、本発明の特殊再生処理においては、デコードして得られる映像 データと対応する音声データを、各々のフレームに付与されたPSTコードに基 づいて出力タイミングを調整しながら同期出力させることができる。

[0043]

尚、上述の(1)及び(2)の場合において、実際の出力処理においては、出力時刻が早い方の映像データ又は音声データが出力された後、遅い方の音声データ又は映像データが出力されるまでの期間は、先に出力されるべき映像データ又は音声データを実際には出力させないようにする処理(ミュート)を行ってもよい。具体的には、上記期間は映像データ及び音声データを図3の出力装置に供給しないように制御すればよい。

[0044]

ここで、上記説明したように、ストリームの任意の途中シーク位置から再生を開始する特殊再生処理の場合において、時間軸の正の方向に向かって最初に出現する I ピクチャフレームからデコードして得られる映像データと、これに対応する所定の音声データとを同期出力させる処理を行うためには、最初に出現する I ピクチャフレームに対して時刻情報 (PTSコード) が付与されていることが不可欠である。

[0045]

しかしながら、ISO規格においては、PTSコードはピクチャタイプによらず任意のビデオフレームに付加されるため、必ずしも単独のフレームで正常なデコード処理が可能なIピクチャフレーム(キーフレーム)にPTSコードが付与されているとは限らない。

[0046]

PTSコードは必ずしもキーフレームに付与されているとは限らないため、本発明の動画再生装置においては、上記の特殊再生処理において、ストリームの任意の途中シーク位置から時間軸の正の方向に向かって最初に出現するキーフレームにPTSコードが付与されていない場合には、そのキーフレームに所定のPTSコードを補間する処理を行う。

[0047]

より詳細には、本発明の動画再生装置においては、ストリームの任意の途中シーク位置から時間軸の正の方向に向かって最初に出現する、PTSコードの付与されたビデオフレームから、同様に最初に出現する、PTSコードを持たないIピクチャフレームの後に最初に出現するI又はPピクチャフレームまでのフレーム数をカウントし、PTSコードの付与されたビデオフレームのPTSコードの値とカウントされたフレーム数とに基づいて、最初に出現するPTSコードを持たないキーフレーム(Iピクチャフレーム)にPTSコードを補間する。

[0 0 4 8]

尚、特殊再生処理において上述のようにPTSコードを補間しない場合には、 任意の途中シーク位置から時間軸の正の方向に向かって最初に出現するキーフレームが時刻情報(PTSコード)を持つ場合のみ再生処理を行い、それ以外の場合には再生処理は不可として再生処理を行わないとする方法が考えられる。しかしながら、この方法は、再生を開始する途中シーク位置に依存して再生処理が可能な場合とそうでない場合とがあるため、現実的には有用な方法とはいえない。

[0049]

以下に、本発明におけるキーフレームに対するPTSコードの補間方法を説明 する。まず、説明のためにいくつかの表現式を以下のように定義する。 [0050]

列举子を以下のように定義する。

 $[0\ 0\ 5\ 1]$

|A| = A A A A A A · · · · = A の任意の数の並び

[A] = A = 100A

論理演算子を以下のように定義する。

[0052]

 $A \mid B = A 又はB$

関数を以下のように定義する。

[0053]

N (x) =列xの要素数

上記の各定義式に従うと、例えば以下のような関係式が成り立つ。

[0054]

 $p = \{A \mid B\} = AABBB$

N (p) = N (AABBB) = 5

また、ストリーム上の任意の途中シーク位置を再生開始位置として指定し、指定された途中シーク位置から再生を開始する特殊再生処理において、指定された途中シーク位置から時間軸の正の方向に向かって最初に出現する、PTSコードの付与されたビデオフレーム(以下、補間基準フレームと称する。)のPTSコードをPTS0とする。補間基準フレームのピクチャタイプをPtとする。ストリーム上の指定された途中シーク位置から時間軸の正の方向に向かって最初に出現するキーフレーム(以下、補間対象キーフレームと称する。)のPTSコードをPTSiとする。

[0055]

次に、PtがそれぞれI、P又はBである場合に分けて、補間対象キーフレームに対するPTSコード(PTSi)の補間方法を説明する。

[0056]

(1) Pt=Iのとき、

補間基準フレームが補間対象キーフレームと一致しており、ストリーム上の指

定された途中シーク位置から時間軸の正の方向に向かって最初に出現する、PT Sコードの付与されたビデオフレームが最初に出現するキーフレーム(Iピクチャフレーム)そのものである。従って、以下の関係式が成り立つ。(以下、式1と称する。)

PTSi = PTS0

すなわち、補間対象キーフレームには予め所定のPTSコードが付与されており、Pt=Iの場合、PTSコードの補間処理は不要である。

[0057]

(2) Pt=Bのとき、

ビデオエレメンタリストリーム内のビデオフレームのピクチャタイプが図7に示すような並びである場合にPTS0からPTSiを算出する方法を説明する。

[0058]

図中、補間基準フレームのピクチャタイプをB0と表し、補間対象キーフレームのピクチャタイプをIiと表している。図7に示すピクチャタイプの並びは、上記定義した各々の表現式を用いると、以下のように正規化することができる。(以下、式2と称する。)

 $\cdot \cdot \cdot [I \mid P]$, $\{B\}$, B0, $\{P \mid B\}$,

Ii, $\{B\}$, [I|P], $\{P|B\}$ · · ·

図7に示すビデオエレメンタリストリーム内のピクチャタイプの並び順は、実際に出力される際のビデオフレームの出力順に並び替えると、図8に示すようになる。この並びは正規化された表現では以下のように表すことができる。(以下、式3と称する。)

 $\cdot \cdot \cdot |B|$, B0, [I | P], |P|B|,

 $\{B\}$, Ii, $\{P \mid B\}$, $[I \mid P] \cdot \cdot \cdot$

図8及び式3から明らかなように、補間対象キーフレーム I i と補間基準フレーム B 0 との間の出力の時間差 Δ t は、Tをフレーム間のインターバル時間(フレームレートの逆数、例えば 1 / 3 0 秒)とすると、上記定義した表現式を用いることにより以下の関係式が成り立つ。(以下、式4と称する。)

 $\Delta t = (N (\{P \mid B\}) + 1 + N (\{B\}) + 1) \times T$

 $= (N (\{P \mid B\}) + N (\{B\}) + 2) \times T$

 $\Delta t = PTSi - PTS0$

式4及び式5から、補間対象キーフレームIiのPTSコード(PTSi)は、補間基準フレームB0のPTSコード(PTS0)を用いて以下のように表すことができる。(式6と称する。)

n = N (|P|B|) + 1 + N (|B|) + 1= N (|P|B|) + N (|B|) + 2

式6に式7を代入することにより、以下のような関係式が成り立つ。(以下、式8と称する。)

 $P T S i = P T S 0 + n \times T$

すなわち、Pt=Bの場合、補間基準フレームから時間軸の正の方向に向かって補間対象キーフレームの後に最初に出現する I 又はP ピクチャフレームまでの出力フレーム数をカウントすることにより、補間基準フレームのPTS コード(PTS0)とカウントされた出力フレーム数 (n) とに基づいて、補間対象キーフレームのPTS コードを式 8 により補間することができる。

[0059]

(3) Pt = Pob > 3

ビデオエレメンタリストリーム内のビデオフレームのピクチャタイプが図9及び図10に示すような並びである場合に、それぞれPTS0からPTSiを算出する方法を説明する。図中、補間基準フレームのピクチャタイプをP0と表し、補間対象キーフレームのピクチャタイプをIiと表している。

[0060]

(3-1)

図9に示すように、補間基準フレームP0と補間対象キーフレームIiの間に 少なくとも1つのPピクチャフレームが存在する並びの場合を考える。

[0061]

図9に示すピクチャタイプの並びは上記定義した各々の表現式を用いると、以下のように正規化することができる。(以下、式9と称する。)

 $\cdot \cdot \cdot PO$, $\{B\}$ ', P, $\{P\mid B\}$,

Ii. $\{B\}$, [I|P], $\{P|B\}$ · · ·

図9に示すビデオエレメンタリストリーム内のピクチャタイプの並び順は、実際に出力される際のビデオフレームの出力順に並び替えると、図11に示すようになる。この並びは正規化された表現では以下のように表すことができる。(以下、式10と称する。)

 $\cdot \cdot \cdot |B|$ ', PO, P, |P|B|,

 $\{B\}$, Ii, $\{P \mid B\}$, $[I \mid P] \cdot \cdot \cdot$

図11及び式10から明らかなように、補間対象キーフレームIiと補間基準フレームP0との間の出力の時間差 Δt は、上記定義した表現式を用いることにより以下の関係式が成り立つ。(以下、式11と称する。)

 $\Delta t = (1 + N (\{P \mid B\}) + N (\{B\}) + 1) \times T$ $= (N (\{P \mid B\}) + N (\{B\}) + 2) \times T$

PTSi=PTS0+(N({P|B})+N({B})+2)×T

一方、ビデオエレメンタリストリームの並びにおいて、補間基準フレームP0
から時間軸の正の方向に向かって補間対象キーフレームIiよりも後に最初に出
現するI又はPピクチャフレームまでのフレーム数をmとすると、図11から明

らかなように以下のような関係式が成り立つ。(以下、式13と称する。)

$$m=N (\{B\} ') + 1 + N (\{P \mid B\}) + 1 + N (\{B\}) + 1$$

= N (\{B\} ') + N (\{P \ B\}) + N (\{B\}) + 3

ビデオエレメンタリストリームの並びにおいて、補間基準フレームP 0 から時間軸の正の方向に向かって最初に出現するPピクチャフレームまでのフレーム数を n とすると、図1 1 から明らかなように以下のような関係式が成り立つ。 (以下、式14と称する。)

$$n = N (\{B\} ') + 1$$

式13及び14から、以下の関係式が成り立つ。(以下、式15と称する。)

$$m-n = N (\{P \mid B\}) + N (\{B\}) + 2$$

式15に式12を代入することにより、以下のような関係式が成り立つ。(以下、式16と称する。)

$$P T S i = P T S 0 + (m-n) \times T$$
(3-2)

図10に示すように、補間基準フレームP0と補間対象キーフレームIiの間にPピクチャフレームが1つも存在せず、存在するフレームがすべてBピクチャフレームである並びの場合を考える。

[0062]

図10に示すピクチャタイプの並びは上記定義した各々の表現式を用いると、 以下のように正規化することができる。(以下、式17と称する。)

 $\cdot \cdot \cdot PO$, $\{B\}$, $\{I, \{B\}\}$, $\{I, P\}$, $\{P, B\}$

図10に示すビデオエレメンタリストリーム内のピクチャタイプの並び順は、 実際に出力される際のビデオフレームの出力順に並び替えると、図12に示すようになる。この並びは正規化された表現では以下のように表すことができる。(以下、式18と称する。)

図12及び式18から明らかなように、補間対象キーフレームIiと補間基準フレームP0との間の出力の時間差 Δt は、上記定義した表現式を用いることにより以下の関係式が成り立つ。(以下、式19と称する。)

$$\Delta t = (N (\{B\}) + 1) \times T$$

$$PTSi = PTS0 + (N(B) + 1) \times T$$

一方、ビデオエレメンタリストリームの並びにおいて、補間基準フレーム P 0 から時間軸の正の方向に向かって補間対象キーフレーム I i よりも後に最初に出現する I 又は P ピクチャフレームまでのフレーム数を m とすると、図 1 1 から明らかなように以下のような関係式が成り立つ。(以下、式 2 1 と称する。)

$$m = N (\{B\} ') + 1 + N (\{B\}) + 1$$

= N (\{B\ ' \) + N (\{B\} \) + 2

ビデオエレメンタリストリームの並びにおいて、補間基準フレームP 0 から時間軸の正の方向に向かって最初に出現する I ピクチャフレームまでのフレーム数を n とすると、図1 1 から明らかなように以下のような関係式が成り立つ。 (以下、式22 と称する。)

$$n = N (|\{B\}|,) + 1$$

式21及び式22から以下の関係式が成り立つ。(以下、式23と称する。)

$$m - n = N (\{B\}) + 1$$

式20に式23を代入することにより、以下のような関係式が成り立つ。(以下、式24と称する。)

$$PTSi = PTSO + (m-n) \times T$$

式24は式16と同一の式である。

上述の(3-1)と(3-2)の計算結果をまとめると、Pt=Pの場合、図 13に示したように、補間基準フレームから時間軸の正の方向に向かって最初に出現するI又はPピクチャフレームまでの出力フレーム数 (n)と、補間基準フレームから補間対象キーフレームの後に最初に出現するI又はPピクチャフレー

ムまでの出力フレーム数 (m) とをカウントすることにより、補間基準フレームのPTSコード (PTS0) とカウントされた2つの出力フレーム数 (n、m) とに基づいて、補間対象キーフレームのPTSコード (PTSi) を式16 (式24) により補間することができる。

[0064]

以上のように、本発明のMPEG動画再生装置では、任意の途中シーク位置が 再生開始位置として指定された場合でも、フレーム数とPTSコードの関係に基 づいてPTSコードを持たないキーフレームに対してPTSコードを補間しなが ら動作するので、指定された途中シーク位置から再生を開始する特殊再生処理を 容易に実行することができる。

[0065]

また、上述の(1)~(3)のPTSコード補間処理に基づく本発明の特殊再生処理は、指定された途中シーク位置以降、各ビデオフレームに対するデコード処理は必要なく、ピクチャタイプの検索とフレーム数のカウントのみを行えばよいので、上述した従来の特殊再生処理と比べて、一定期間内に必要される演算処理量が少なく、処理のためにバッファリングされるデータ量も少ない。

[0066]

このため、本発明の特殊再生処理は、低速サイクル動作の演算装置及び少ないメモリ容量で実行することができ、このためコンパクトなリソース構成しか備えない組み込み機器においても十分実行可能なものである。

[0067]

図14は、上記説明した本発明の特殊再生処理を実行する組み込み機器向け動画再生装置の構成例を示す図である。図中、8は全体制御モジュール、9はMPEGデコーダエンジンモジュール、10は通常再生モジュール、11は特殊再生モジュール、12はキーフレーム検索・1フレームデコードモジュール、13は入出力デバイス制御モジュール、14はタイマ制御モジュールである。

[0068]

図3に示したMPEG動画再生装置2は、図14に示した複数のモジュールから構成され、各モジュールは以下のような機能を有する。

[0069]

全体制御モジュール 8 はMPE G動画再生装置 2 の全体を制御し、MPE G動画再生装置 2 内の各モジュール $9 \sim 1$ 4 の動作の制御を行うとともに、図 3 に示したメモリ装置 3 の管理を行う。

[0070]

通常再生モジュール10は、ISO規格準拠のMPEGデコーダエンジンモジュール9を呼び出し、それによってMPEGデコーダエンジンモジュール9と協働して、入力されたMPEG動画データに対してデコード処理を行う通常再生処理を行う。

[0071]

本発明の通常再生処理は、MPEG動画データのストリームの先頭から各々の ビデオフレーム及びオーディオフレームを順次デコードしていく処理であり、従 来の汎用MPEG動画再生装置と同様に、ISO制御コードが任意の構成をもつ ストリームを再生するものである。

[0072]

このとき、通常再生モジュール10はデコードの結果得られた映像データ及び 音声データを、それらのフレームに付与された時刻情報(PTSコード)に基づ いて同期出力制御を行いながら出力する。

[0073]

特殊再生モジュール11は、キーフレーム検索・1フレームデコードモジュール12及びMPEGデコーダエンジンモジュール9を呼び出し、それによってストリームの任意の途中シーク位置から再生を実行する特殊再生処理を行う。この特殊再生にはコマ送りや巻き戻しといった再生動作も含まれる。

[0074]

このとき、特殊再生モジュール11は、ストリームの途中シーク位置から時間軸の正の方向に向かって検索して最初に出現する、PTSコードが付与されていないキーフレームを検索し、検索したキーフレームに対して1フレームのみのデコード処理を行うとともにPTSコードの補間処理を行う。特殊再生処理及びPTSコードの補間処理の詳細については上述したとおりである。

[0075]

キーフレーム検索・1フレームデコードモジュール12は、MPEG動画データのストリームを解析し、任意の途中シーク位置から時間軸の正の方向に向かってビデオエレメンタリストリーム内に含まれるビデオフレームのピクチャタイプのみを検索する。

[0076]

キーフレーム検索・1フレームデコードモジュール12は、最初に出現する、単独のフレームで正常なデコード処理が可能なキーフレームを検索するとともに、デコード処理を行うことなく上述のPTS補間処理のために必要なピクチャタイプのビデオフレームまでスキップ処理を行い、上記途中シーク位置からスキップしたフレーム数をカウントする。

[0077]

キーフレーム検索・1フレームデコードモジュール12は、MPEGデコーダエンジンモジュール9を呼び出すことにより、検索したキーフレームに対して1フレームのみのデコード処理を行う。

[0078]

すなわち、本発明のキーフレーム検索・1フレームデコードモジュール12では、ビデオフレームのピクチャタイプの検索のみを行い、各ビデオフレームに対するデコード処理は行わず、フレーム数の単純なカウンタ機能を持たせたのみである。

[0079]

従って、本発明のMPEG動画再生装置は、不要なデコード処理やバッファリングを行わないため、低速サイクル動作の演算装置及び少ないメモリ容量で実現可能であり、このためコンパクトなリソース構成しか備えない組み込み機器においても十分実現可能なものである。

[0080]

MPEGデコーダエンジンモジュール9はISO規格に準拠したMPEGデコーダのエンジンモジュールである。MPEGデコーダエンジンモジュール9はMPEG動画データのストリームを解析し、それによってPTSコードなどの各種

の制御情報(ISO制御コード)を取得し、取得した制御情報に基づいてMPE G動画データのデコード処理を行う。MPEGデコーダエンジンモジュール9は ISO制御コードが任意の構成を有するストリームをデコード可能にする。

[0081]

MPEGデコーダエンジンモジュール9は、デコードの結果得られた映像データ及び音声データを、図3に示したディスプレイやスピーカなどの出力装置6に対して、それぞれ対応した所定のデータ形式に変換して出力する。

[0082]

入出力デバイス制御モジュール13は入力デバイス及び出力デバイスに対する デバイスドライバであり、図3に示した入出力装置5の制御を行う。

[0083]

タイマ制御モジュール14はMPEG動画再生装置2の時間管理を行うモジュールであり、Real Time OS又は演算装置の提供するタイマ機構に基づいて動作する。

[0084]

図15は本発明のMPEG動画再生装置の全体の制御フローを示す図である。 以下に、図15を用いて本発明のMPEG動画再生装置の制御フローの一例を説明する。

[0085]

MPEG動画データの再生処理が開始されると、全体制御モジュール8は、ステップS1でメモリ装置3内のバッファ4においてリソース(データ格納領域、作業領域等)の確保を行うとともに、ステップS2でバッファ4内の基本設定情報(バッファ内での入出力データの格納先を示す情報や、格納されたデータの有効/無効を示す情報など)を初期化する。

[0086]

ステップS3で全体制御モジュール8は、MPEG動画再生処理の全体の状態 監視を行う。ステップS3において、通常再生処理や特殊再生処理といった再生 処理機能を呼び出す場合はステップS4に進み、再生処理を終了させる場合はステップS8へと進む。

[0087]

ステップS4では所望の再生処理機能を呼び出すために更にステップS5へ進むとともに、再生処理の状態監視を行うためにステップS6へと進む。更に、ステップS4で全体制御モジュール8は、バッファ4内の再生状態指示情報への設定を行う。

[0088]

再生状態指示情報には、再生処理の実行/停止リクエストを指示する情報や、 特殊再生処理において再生を開始する途中シーク位置のスキップの間隔及び回数 を指定する情報等が含まれる。再生状態指示情報は各々の再生処理を行う場合に 参照される指示情報を含む。

[0089]

ステップS5で全体制御モジュール8は指定された再生処理に応じて所定の再生処理機能を呼び出す。全体制御モジュール8は、通常再生処理を行う場合には通常再生モジュール10(通常再生処理機能)を呼び出し、特殊再生処理を行う場合には特殊再生モジュール11(特殊再生処理機能)を呼び出す。

[0090]

呼び出された通常再生モジュール10は、ISO規格準拠のMPEGデコーダエンジンモジュール9を呼び出すことにより、バッファ4内の再生状態指示情報を参照しながら上述の通常再生処理を行う。呼び出された特殊再生モジュール10は、キーフレーム検索・1フレームデコードモジュール12及びMPEGデコーダエンジンモジュール9を呼び出すことにより、バッファ4内の再生状態指示情報を参照しながら上述の特殊再生処理を行う。

[0091]

呼び出されたMPEGデコーダエンジンモジュール9は、再生処理時にストリームの解析及びデコード処理を行うことで得られた情報を、ストリーム情報、デコード情報及びエラー情報等からなる情報デーブルとしてバッファ4内に格納する。

[0092]

ステップS6で全体制御モジュール8は、バッファ4内の情報テーブルの各種

情報や、リモートコントローラなどの外部指示装置からの指示を参照しながら、 再生処理の状態監視を行う。呼び出した所定の再生処理機能が終了した場合や外 部指示装置から特定の指示があった場合にはステップS3に戻り、それ以外はス テップS7に進む。

[0093]

ステップS7で全体制御モジュール8は、ステップS7での状態監視の結果に 基づいてバッファ4内の再生状態指示情報を更新させる。更新処理終了後、ステップS6に戻る。

[0094]

ステップS8で全体制御モジュール8は、バッファ4内に格納した各情報を無効化する処理を行う。例えば、バッファ4内に格納されたデータがすべて無効であることを示す制御情報をバッファ4内の所定の領域に格納することにより、無効化処理を行う。

[0095]

ステップS9で全体制御モジュール8は、メモリ装置3内のバッファ4においてリソースの開放を行い、MPEG動画データの再生処理が終了する。

[0096]

図16は本発明のMPEG動画再生装置の特殊再生処理のフローの例を示す図である。図15のステップS5で特殊再生処理機能が呼び出された場合に、図16で示した処理フローが実行される。図16で示した処理では、現在デコード処理を行っている位置から次の途中シーク位置へのスキップ処理を用いた特殊再生処理(スキップ再生処理)が行われる。

[0097]

特殊再生処理が開始されると、ステップS11で特殊再生モジュール11は、バッファ4内の再生状態指示情報に含まれるスキップ回数情報を参照することにより特殊再生処理を継続するか否かを判断する。現在までの全スキップ回数がスキップ回数情報で指定されたスキップ回数よりも少なく、特殊再生処理を継続する場合はステップS12へ進み、現在までの全スキップ回数がスキップ回数情報で指定されたスキップ回数に等しい場合は特殊再生処理を終了する。

[0098]

ステップ12で特殊再生モジュール11は、バッファ4内の再生状態指示情報に含まれるスキップ間隔情報(後述のステップS14で補正が行われた場合は補正されたスキップ間隔に基づくスキップ間隔情報)を参照し、スキップ間隔情報で指定されたスキップ間隔に基づいて現在のデコード位置から次の途中シーク位置までの間隔(現在のシーク位置からオフセット)を設定し、現在のデコード位置からスキップ間隔だけ離れた位置を次に再生を開始する途中シーク位置を指定する。

[0099]

ステップ13で特殊再生モジュール11は、バッファ4内の再生状態指示情報を参照しながら、ステップ12で決定された途中シーク位置において、キーフレームの検索、及び検索されたキーフレームに対するデコード処理及びPTSコード補間処理を行う。

[0100]

特殊再生モジュール11は、キーフレーム検索・1フレームデコードモジュール12及びMPEGデコーダエンジンモジュール9を呼び出すことによりストリームを解析し、ステップ12で決定された途中シーク位置から時間軸の正の方向に向かって最初に出現するキーフレーム(Iピクチャフレーム)を検索し、検索したキーフレームに対して1フレームのみのデコード処理を行う。

$[0\ 1\ 0\ 1\]$

同時に、特殊再生モジュール11は、キーフレーム検索・1フレームデコードモジュール12及びMPEGデコーダエンジンモジュール9を呼び出すことによりストリームを解析し、検索したキーフレームに対してPTSコードの補間処理を行う。PTSコードの補間処理の詳細については上述したとおりである。

[0102]

以上のように、ステップ13において、ステップ12で指定された途中シーク 位置から時間軸の正の方向に向かって最初に出現するキーフレームに対して再生 処理が行われる。特殊再生モジュール11は、ストリームの解析及びデコード処 理を行うことで得られた情報を、ストリーム情報、デコード情報及びエラー情報 等からなる情報デーブルとしてバッファ4内に格納する。

[0103]

ステップS14で特殊再生モジュール11は、バッファ4内の情報テーブルを参照しながら、必要に応じてスキップ間隔情報で指定されたスキップ間隔に対して補正を行う。補正されたスキップ間隔を新たなスキップ間隔情報として、ステップS11に戻る。

[0104]

ここで、特殊再生処理が、ストリーム中の任意の途中シーク位置から再生を開始し、その途中シーク位置以降は連続するビデオフレーム及びオーディオフレームを順次デコードしていく処理の場合には、上述の現在のデコード位置はストリームの先頭位置とし、スキップ間隔はストリームの先頭位置から途中シーク位置までの間隔とし、スキップ回数は1回と設定すればよい。

[0105]

一方、特殊再生処理が、図17に示したコマ送り及び巻き戻しといった処理の場合には、上述の現在のデコード位置は現在デコード対象となっているフレームの位置とし、スキップ間隔及びスキップ回数は全体制御モジュール8が指定する所定の間隔及び回数に設定する。

$[0\ 1\ 0\ 6]$

図17は本発明のMPEG動画再生装置におけるコマ送り及び巻き戻しの特殊 再生処理を説明するための図である。

[0107]

図17のコマ送り(早送り)再生処理の場合には、現在のキーフレーム(Iピクチャフレーム)の位置から時間軸の正方向に向かって、全体制御モジュール8が指定する所定のスキップ間隔(正のオフセット)だけ離れたシーク位置において、キーフレーム検索・1フレームデコードモジュールを呼び出し、そのシーク位置から時間軸の正方向に向かってキーフレームの検索を行うとともに、検索したキーフレームに対して上述のPTSコードの補間処理を行う。

[0108]

図17の巻き戻し再生処理の場合には、現在のキーフレーム (Iピクチャフレ

ーム)の位置から時間軸の負方向に向かって、全体制御モジュールが指定する所定のスキップ間隔(負のオフセット)だけ離れたシーク位置において、キーフレーム検索・1フレームデコードモジュールを呼び出し、そのシーク位置から時間軸の正方向に向かってキーフレームの検索を行うとともに、検索したキーフレームに対して上述のPTSコードの補間処理を行う。

[0109]

以上の処理は図16のステップS12及びS13に対応し、これらの処理を繰り返し行うことにより、時間軸の正又は負の方向に向かって、ストリーム中のキーフレームのみを順次選択的に出力していく。これにより、コマ送り(早送り)再生及び巻き戻し再生が実行される。

[0110]

尚、キーフレーム検索・1フレームデコードモジュールは、ストリームの範囲を越えた場合(EOFなど)、あるいは時間軸の負の方向のオフセットを指定して得られたシーク位置から正の方向に向かって検索した結果、オフセットを指定する前の位置に戻った場合はエラーを返す仕様をもつため、実際にはこの結果に基づいてスキップ間隔を補正しながら動作させる必要がある。この処理は図18のステップ14に対応する。

[0111]

図18は、本発明に基づくMPEG動画再生装置(ソフトウェア)と、従来のMPEG動画再生装置A(パーソナルコンピュータなどで実現される汎用MPEG動画再生装置)、従来のMPEG動画再生装置B(組み込み機器に実現される特定ストリーム用MPEG動画再生装置)について、各々の機能及び利用する環境資源(演算装置、メモリ装置)を対比させて示した図である。

$[0\ 1\ 1\ 2\]$

図18から明らかなように、本発明のMPEG動画再生装置においては、上述のPTSコードの補間処理を用いることによって、コンパクトな環境資源(低サイクル動作の演算装置および少ないメモリ空間)により、様々なISO制御コードの構成を有する任意のストリームに対応した汎用のMPEG動画再生装置を実現することができるとともに、任意のMPEG動画データに対する特殊再生処理

を実現することが可能になる。

[0113]

尚、上記説明した本発明のMPEG動画再生装置は、ハードウェアによって実現することができるとともに、ソフトウェア(プログラム)によっても実現することができるものである。

[0114]

以下に、本発明を付記としてまとめる。

(付記1)

複数のフレームから構成される動画データのストリームが入力されて、前記動画データをフレームごとにデコードし、各フレームに付与された時刻情報に基づいて前記デコードされた動画データを同期出力する動画再生装置であって、

前記ストリーム中の所定の途中シーク位置から時間軸の正の方向に向かって最初に出現する前記時刻情報が付与された第1のフレームから、前記途中シーク位置から時間軸の正の方向に向かって最初に出現する前記時刻情報が付与されていないキーフレームの後に最初に出現する第2のフレームまでのフレーム数をカウントし、前記第1のフレームの時刻情報と前記カウントされたフレーム数とに基づいて、前記キーフレームの時刻情報を補間する時刻情報補間処理部を備えたことを特徴とする動画再生装置。

(付記2)

前記キーフレームは単独のフレームで正常なデコード処理が可能なフレームで あることを特徴とする付記1記載の動画再生装置。

(付記3)

前記時刻情報補間処理部は、前記第1のフレームの時刻情報と前記カウントされたフレーム数と前記フレーム間のインターバル時間とに基づいて前記キーフレームの時刻情報を補間することを特徴とする付記1記載の動画再生装置。

(付記4)

通常再生処理部及びデコーダエンジン部を更に有し、

前記通常再生処理部は、前記デコーダエンジン部を呼び出すことにより、前記動画データに対して前記ストリームの先頭から各々のフレームを順次デコードし

ていく通常再生処理を行うことを特徴とする付記1記載の動画再生装置。

(付記5)

前記通常再生処理は前記時刻情報の補間を行わないことを特徴とする付記4記載の動画再生装置。

(付記6)

特殊再生処理部、キーフレーム検索・1フレームデコード部及びデコーダエンジン部を更に有し、

前記特殊再生処理部は、前記キーフレーム検索・1フレームデコード部、前記デコーダエンジン部及び前記時刻情報補間処理部を呼び出すことにより、前記途中シーク位置から時間軸の正の方向に向かって検索して最初に出現する、前記時刻情報が付与されていない前記キーフレームに対して、前記時刻情報を補間しながら、1フレームのみのデコード処理を行うことを特徴とする付記1記載の動画再生装置。

(付記7)

前記キーフレーム検索・1フレームデコード部は、前記ストリームを解析し、 前記途中シーク位置から時間軸の正の方向に向かって前記フレームのピクチャタ イプのみを検索して最初に出現するキーフレームを検索するとともに、

デコード処理を行うことなく前記時刻情報の補間のために必要なピクチャタイプのフレームまでスキップ処理を行い、前記途中シーク位置からスキップしたフレーム数をカウントすることを特徴とする付記6記載の動画再生装置。

(付記8)

前記キーフレーム検索・1フレームデコード部は、前記デコーダエンジン部を呼び出すことにより、前記検索したキーフレームに対して1フレームのみのデコード処理を行うことを特徴とする付記7記載の動画再生装置。

(付記9)

前記動画データはMPEG動画データであり、

前記キーフレームはIピクチャフレームであり、

前記時刻情報はPTSコードであることを特徴とする付記1記載の動画再生装置。

(付記10)

前記第1のフレームが I ピクチャフレームである場合には、

前記時刻情報補間処理部は前記キーフレームの時刻情報の補間を行わないこと を特徴とする付記9記載の動画再生装置。

(付記11)

前記第1のフレームがBピクチャフレームである場合には、

前記第2のフレームはIピクチャフレーム又はPピクチャフレームであり、

前記時刻情報補間処理部は、最初に出現する前記時刻情報が付与されたBピクチャフレームから、前記キーフレームの後に最初に出現するIピクチャフレーム又はPピクチャフレームまでのフレーム数をカウントし、前記Bピクチャフレームの時刻情報と前記カウントされたフレーム数とに基づいて、前記キーフレームの時刻情報を補間することを特徴とする付記9記載の動画再生装置。

(付記12)

前記第1のフレームがPピクチャフレームである場合には、

前記第2のフレームはIピクチャフレーム又はPピクチャフレームであり、

前記時刻情報補間処理部は、最初に出現する前記時刻情報が付与されたPピクチャフレームから、前記キーフレームの後に最初に出現するIピクチャフレーム又はPピクチャフレームまでの第1のフレーム数をカウントするとともに、

最初に出現する前記時刻情報が付与されたPピクチャフレームから、前記時刻情報が付与されたPピクチャフレームの後に最初に出現するIピクチャフレーム 又はPピクチャフレームまでの第2のフレーム数をカウントし、

前記Pピクチャフレームの時刻情報と前記カウントされた第1のフレーム数及 び第2のフレーム数とに基づいて、前記キーフレームの時刻情報を補間すること を特徴とする付記9記載の動画再生装置。

(付記13)

前記第1のフレームがPピクチャフレームであって、前記第1のフレームと前 記キーフレームの間に少なくとも1つのPピクチャフレームが存在する場合には

前記第2のフレームはIピクチャフレーム又はPピクチャフレームであり、

前記時刻情報補間処理部は、最初に出現する前記時刻情報が付与されたPピクチャフレームから、前記キーフレームの後に最初に出現するIピクチャフレーム 又はPピクチャフレームまでの第1のフレーム数をカウントするとともに、

最初に出現する前記時刻情報が付与されたPピクチャフレームから、次に出現するPピクチャフレームまでの第2のフレーム数をカウントし、

前記Pピクチャフレームの時刻情報と前記カウントされた第1のフレーム数及び第2のフレーム数とに基づいて、前記キーフレームの時刻情報を補間することを特徴とする付記9記載の動画再生装置。

(付記14)

前記第1のフレームがPピクチャフレームであって、前記第1のフレームと前 記キーフレームの間に1つもPピクチャフレームが存在しない場合には、

前記第2のフレームはIピクチャフレーム又はPピクチャフレームであり、

前記時刻情報補間処理部は、最初に出現する前記時刻情報が付与されたPピクチャフレームから、前記キーフレームの後に最初に出現するIピクチャフレーム又はPピクチャフレームまでの第1のフレーム数をカウントするとともに、

最初に出現する前記時刻情報が付与されたPピクチャフレームから前記キーフレームまでの第2のフレーム数をカウントし、

前記Pピクチャフレームの時刻情報と前記カウントされた第1のフレーム数及び 第2のフレーム数とに基づいて、前記キーフレームの時刻情報を補間することを 特徴とする付記9記載の動画再生装置。

(付記15)

現在のデコード位置からスキップ間隔情報で指定された所定のスキップ間隔だけ離れた位置を前記途中シーク位置として、前記キーフレームの検索を行うとともに、前記検索されたキーフレームの時刻情報を補間することにより、前記キーフレームを選択的に出力するスキップ再生処理を行うスキップ再生処理部を更に備えたことを特徴とする付記1記載の動画再生装置。

(付記16)

前記スキップ再生処理部は、前記スキップ再生処理を繰り返す回数を示すスキップ回数を指定するスキップ回数情報に基づいて、前記途中シーク位置を順次変

化させながら前記スキップ再生処理を繰り返し行うことを特徴とする付記15記載の動画再生装置。

(付記17)

前記スキップ再生処理が、前記ストリーム中の所定の途中シーク位置から再生 を開始し、前記途中シーク位置以降は連続する動画データのフレームを順次デコ ードしていく処理である場合には、

前記現在のデコード位置は前記ストリームの先頭位置であり、前記スキップ間隔は前記ストリームの先頭位置から前記途中シーク位置までの間隔であり、前記スキップ回数は1回であることを特徴とする付記16記載の動画再生装置。

(付記18)

前記スキップ再生処理が、コマ送り再生処理の場合には、

現在のデコード位置は現在のキーフレームであり、前記スキップ間隔は正のオフセットであり、

前記スキップ再生処理部は、現在のキーフレームの位置から前記正のオフセットだけ離れたシーク位置を前記途中シーク位置として、前記キーフレームの検索を行うとともに、前記検索されたキーフレームの時刻情報を補間する処理を複数回繰り返し行うことにより、前記キーフレームのみを選択的に順次出力することを特徴とする付記16記載の動画再生装置。

(付記19)

前記スキップ再生処理が、巻き戻し再生処理の場合には、

現在のデコード位置は現在のキーフレームであり、前記スキップ間隔は負のオフセットであり、

前記スキップ再生処理部は、現在のキーフレームの位置から前記負のオフセットだけ離れたシーク位置を前記途中シーク位置として、前記キーフレームの検索を行うとともに、前記検索されたキーフレームの時刻情報を補間する処理を複数回繰り返し行うことにより、前記キーフレームのみを選択的に順次出力することを特徴とする付記16記載の動画再生装置。

(付記20)

複数のフレームから構成される動画データのストリームを入力し、前記動画デ

ータをフレームごとにデコードし、各フレームに付与された時刻情報に基づいて 前記デコードされた動画データを同期出力する動画再生方法であって、

前記ストリーム中の所定の途中シーク位置から時間軸の正の方向に向かって最初に出現する前記時刻情報が付与された第1のフレームから、前記途中シーク位置から時間軸の正の方向に向かって最初に出現する前記時刻情報が付与されていないキーフレームの後に最初に出現する第2のフレームまでのフレーム数をカウントし、前記第1のフレームの時刻情報と前記カウントされたフレーム数とに基づいて、前記キーフレームの時刻情報を補間する時刻情報補間処理工程を備えたことを特徴とする動画再生方法。

(付記21)

複数のフレームから構成される動画データのストリームを入力し、前記動画データをフレームごとにデコードし、各フレームに付与された時刻情報に基づいて前記デコードされた動画データを同期出力する動画再生処理をコンピュータに実行させるコンピュータプログラムであって、

前記ストリーム中の所定の途中シーク位置から時間軸の正の方向に向かって最初に出現する前記時刻情報が付与された第1のフレームから、前記途中シーク位置から時間軸の正の方向に向かって最初に出現する前記時刻情報が付与されていないキーフレームの後に最初に出現する第2のフレームまでのフレーム数をカウントし、前記第1のフレームの時刻情報と前記カウントされたフレーム数とに基づいて、前記キーフレームの時刻情報を補間する時刻情報補間処理工程を備えたことを特徴とする動画再生のためのコンピュータプログラム。

$[0\ 1\ 1\ 5]$

【発明の効果】

本発明によれば、MPEG動画データのISO制御コードの形態によらず、任意のISO制御コードを有するMPEG動画データのストリームを、低サイクル動作の演算装置及び少ないメモリ容量のコンパクトな構成で再生することができるため、低消費電力動作の汎用MPEG動画再生装置を実現することが可能になるという効果を奏し、係る動画再生装置の性能向上に寄与するところが大きい。

【図面の簡単な説明】

- 【図1】 従来の組み込み機器用MPEG動画再生装置の概略を説明するための図
 - 【図2】 従来の汎用MPEG動画再生装置の概略を説明するための図、
- 【図3】 本発明の組み込み機器向けMPEG動画再生装置を実現するための機器の構成例を示す図、
- 【図4】 MPEG動画データの構成を説明するための図、
- 【図5】 ビデオエレメンタリストリーム内のビデオフレームの並びを示す図
- 【図 6 】 映像データと音声データを P S T コードに基づいて同期出力させる際の制御方法を説明するための図、
- 【図7】 補間基準フレームがBピクチャフレームの場合のピクチャタイプの 並びを示す図、
- 【図8】 補間基準フレームがBピクチャフレームの場合のピクチャタイプの 並び順とビデオフレームの実際の出力順を示す図、
- 【図9】 補間基準フレームがPピクチャフレームの場合のピクチャタイプの 第1の並びを示す図、
- 【図10】 補間基準フレームがPピクチャフレームの場合のピクチャタイプの第2の並びを示す図、
- 【図11】 補間基準フレームがPピクチャフレームの場合のピクチャタイプの第1の並び順とビデオフレームの実際の出力順を示す図、
- 【図12】 補間基準フレームがBピクチャフレームの場合のピクチャタイプの第2の並び順とビデオフレームの実際の出力順を示す図、
- 【図13】 補間基準フレームがBピクチャフレームの場合の一般化されたPT Sコードの補間方法を説明するための図、
- 【図14】 本発明の特殊再生処理を実行する組み込み機器向け動画再生装置の 構成例を示す図、
- 【図15】 本発明のMPEG動画再生装置の全体の制御フローを示す図、
- 【図16】 本発明のMPEG動画再生装置の特殊再生処理のフローの例を示す図、

- 【図17】 本発明のコマ送り及び巻き戻しの特殊再生処理を説明するための図
- 【図18】 本発明のMPEG動画再生装置と従来のMPEG動画再生装置の機能及び利用する環境資源を対比させて示した図

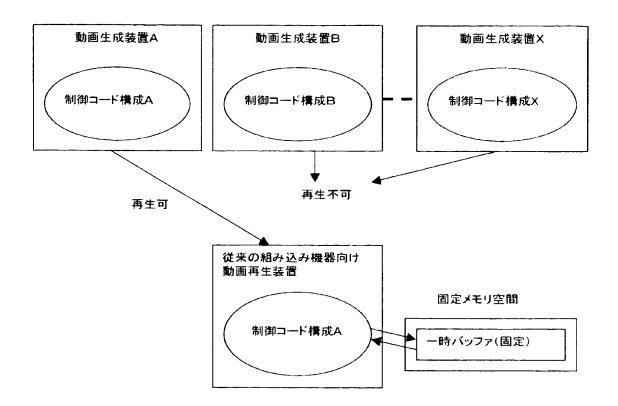
【符号の説明】

- 1 演算装置、
- 2 MPEG動画再生装置、
- 3 メモリ装置、
- 4 バッファ、
- 5 入出力装置、
- 6 出力装置、
- 7 MPEG動画生成装置、
- 8 全体制御モジュール
- 9 MPEGデコーダエンジンモジュール
- 10 通常再生モジュール
- 11 特殊再生モジュール、
- 12 キーフレームサーチ・1フレームデコードモジュール、
- 13 入出力デバイス制御モジュール、
- 14 タイマ制御モジュール

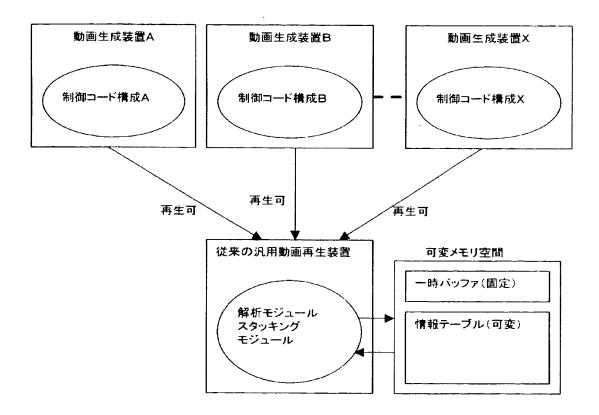
【書類名】

図面

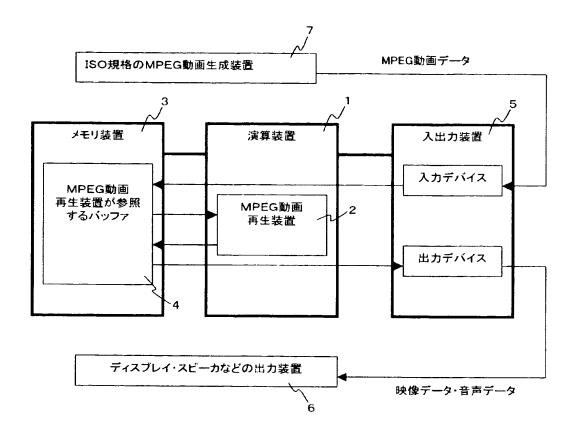
【図1】



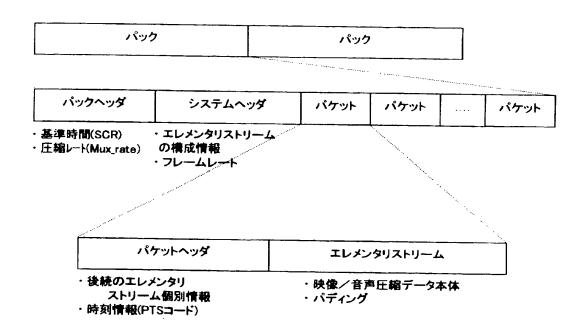
【図2】



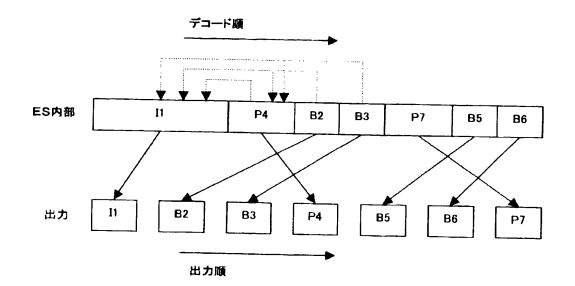
【図3】



【図4】

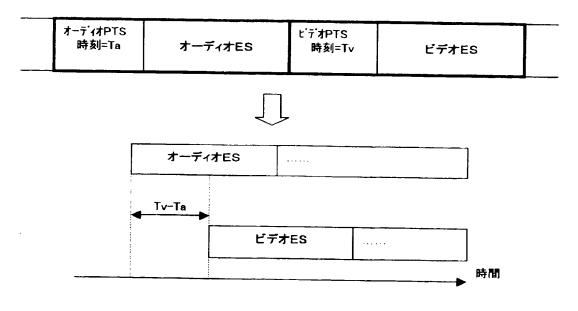


【図5】

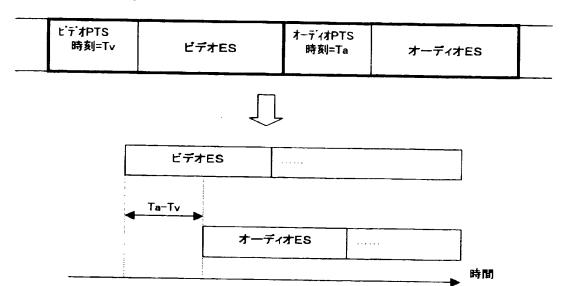


【図6】

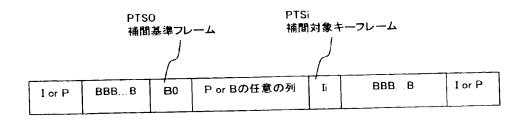
(1)TaくTvのとき



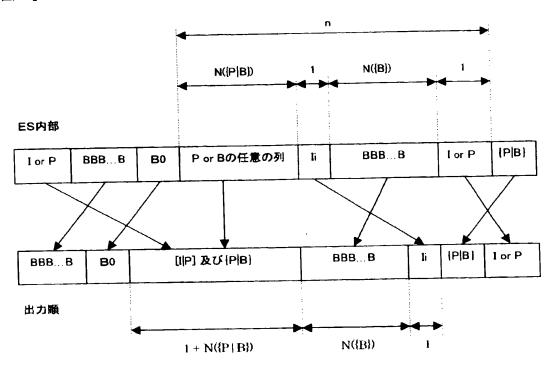
(2)Ta>Tvのとき



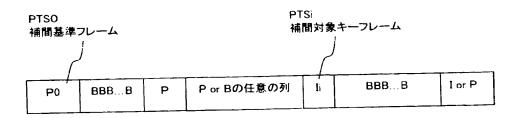
【図7】



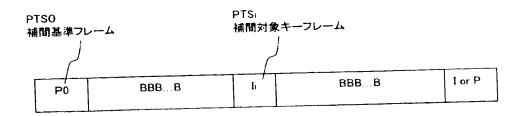
【図8】



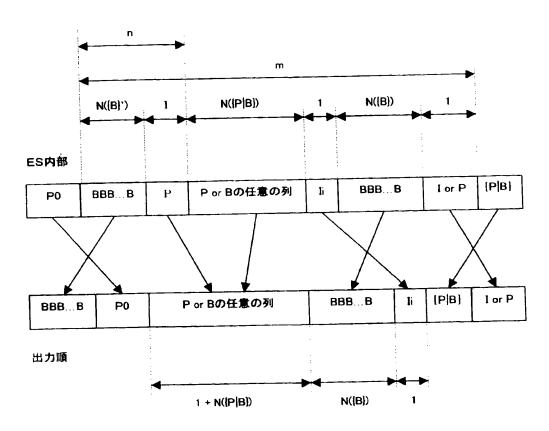
【図9】



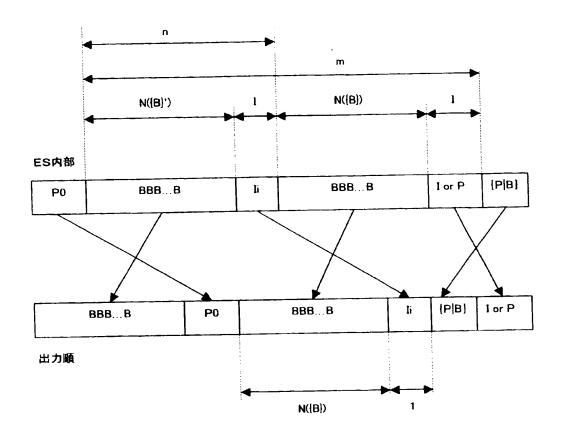
【図10】



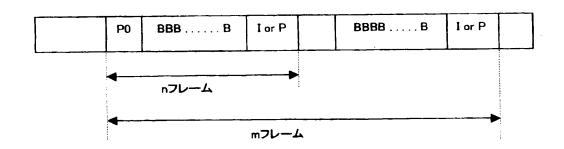
【図11】



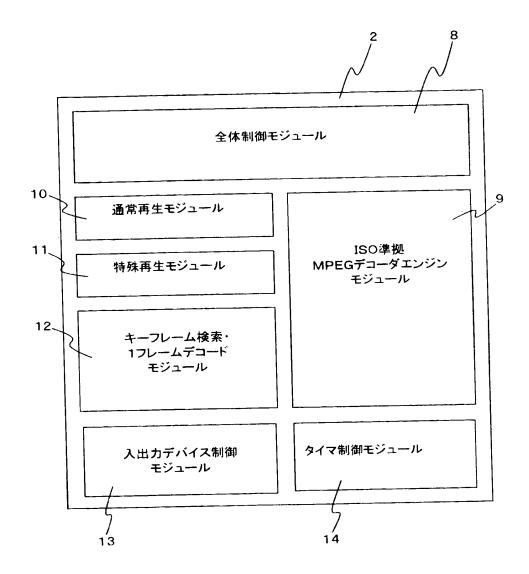
【図12】



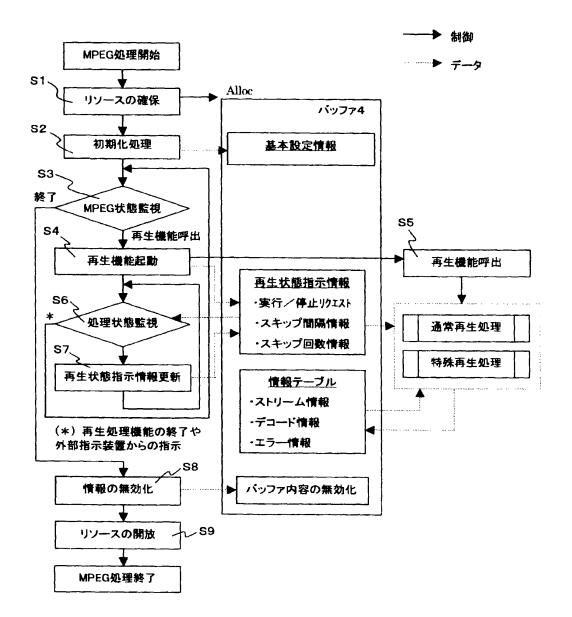
【図13】



【図14】

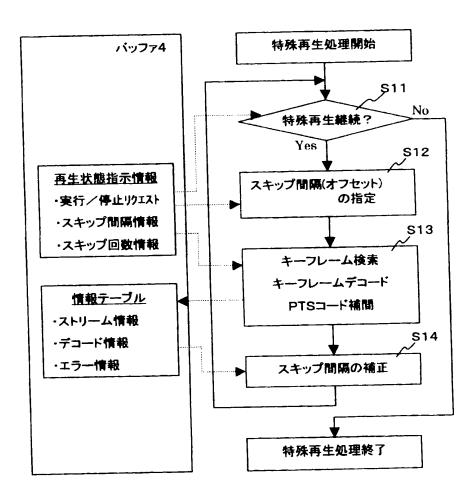


【図15】

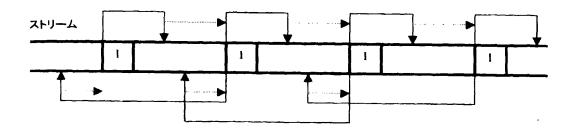


【図16】





【図17】



- Ⅰ 出力されるキーフレーム
- ----▶ スキップ間隔(オフセット)
- キーフレーム検索、PTSコードの補間処理

【図18】

	本発明に基づく MPEG再生 ソフトウェア	従来の再生装置A (汎用PC上のアプリ ケーション)	従来の再生装置B (ASICによるハードウ ェア実装)
MPEG動画の再生	任意の動画データに 対応	任意の動画データに対応	特定の動画データに対応
MPEG動画の 特殊再生	任意の動画データに 対応	任意の動画データに 対応	特定の動画データに 対応
使用メモリ (QVGAサイズの データを使用)	500KByte以下	养匀10Mbyte	ASIC外部に2Mbyte 程度
使用演算機サイクル	200MHz 程度 500mW程度	400MHz程度 2W程度	
長所	汎用性が高い CPU、メモリ資源を浪 費しない	汎用性が高い	メモリ資源を浪費しない。
短所	全フレーム、ピクチャ タイプに対応した補 間ができない。	CPU、メモリ資源を浪 費することで汎用性 を実現	ハードウェア実装の ため、汎用性が低い

【書類名】 要約書

【要約】

【目的】 本発明は組み込み機器においてストリームの任意の途中シーク位置から再生を実行する特殊再生処理機能を低速サイクル動作の演算装置及び少ないメモリ容量で実現可能なMPEG動画再生装置を提供することを目的とする。

【構成】 本発明では、動画データをフレームごとにデコードし、各フレームに付与された時刻情報に基づいて前記デコードされた動画データを同期出力する動画再生装置において、ストリーム中の所定の途中シーク位置から時間軸の正の方向に向かって最初に出現する時刻情報が付与された第1のフレームから、前記途中シーク位置から時間軸の正の方向に向かって最初に出現する時刻情報が付与されていないキーフレームの後に最初に出現する第2のフレームまでのフレーム数をカウントし、第1のフレームの時刻情報とカウントされたフレーム数とに基づいて、キーフレームの時刻情報を補間する。

【選択図】 図8

特願2003-194149

出願人履歴情報

識別番号

[000005223]

1. 変更年月日

1990年 8月24日

[変更理由]

新規登録

住 所 氏 名 神奈川県川崎市中原区上小田中1015番地

富士通株式会社

2. 変更年月日 [変更理由] 1996年 3月26日

住 所

住所変更 神奈川県川崎市中原区上小田中4丁目1番1号

富士通株式会社

氏 名